

ΔΙΑΓΡΑΜΜΑ ΜΕΛΕΤΗΣ ΣΧΕΔΙΑΣΗΣ ΚΑΙ ΚΑΤΑΣΚΕΥΗΣ
ΗΛΕΚΤΡΟΝΙΚΩΝ ΚΥΚΛΩΜΑΤΩΝ

1 ^η εβδομάδα	Διεργασίες Μικροηλεκτρονικής Τεχνολογίας
2 ^η εβδομάδα	Οξείδωση
3 ^η εβδομάδα	Διάχυση
4 ^η εβδομάδα	Φωτολιθογραφία
5 ^η εβδομάδα	Επιμετάλλωση, Εμφύτευση
6 ^η εβδομάδα	Περιγραφή CMOS τεχνολογίας
7 ^η εβδομάδα	κανόνες φυσικού σχεδιασμού (layout)
8 ^η εβδομάδα	Ποιότητα και αξιοπιστία ολοκληρωμένων κυκλωμάτων
8 ^η εβδομάδα	Σχεδίαση απλών λογικών πυλών
9 ^η εβδομάδα	CMOS λογική δομή
10 ^η εβδομάδα	Στρατηγικές χρονισμού
11 ^η εβδομάδα	Γλώσσες Περιγραφής HDL
12 ^η εβδομάδα	Προσομοίωση κυκλωμάτων 1
13 ^η εβδομάδα	Προσομοίωση κυκλωμάτων 2